

1.. Indicar cual es el concepto al que hace referencia cada uno de los párrafos incluidos a continuación

1. ¿Cuáles son los dos criterios que sustentan la alta probabilidad de acierto en memoria cache?

VECINDAD ESPACIAL Y TEMPORAL

2. Definición genérica para todos los tipos de error que pueden generar las instrucciones que operan datos en convenio de punto flotante IEEE 754

EXCEPCION

3. Indique como mínimo cuatro unidades que constituyen el procesador Pentium

SUBSISTEMA CACHE UNIDAD DE ENTEROS SUPERESCALAR FPU SISTEMA DE PREDICCIÓN DE SALTOS Y BIU

4. Registros de 32 bits que se asocian al acceso modo de direccionamiento indexado

EDI ESI

5. Modo de direccionamiento en el que el operando se encuentra directamente definido en el campo de referencia a dato de la instrucción, dé un ejemplo.

INMEDIATO

6. Memoria ultrarrápida que guarda la dirección lineal y la dirección física de las últimas 32 páginas de código accedidas

TLB

7. Método de sustitución de una línea de cache en una organización de correspondencia directa o asociativa de una vía.

NINGUNO

8. Indique la denominación genérica para las peticiones de interrupción de los periféricos al PIC que permiten determinar la prioridad del mismo para ser atendido.

IRQ

CS =2163

IP =6587

(2 puntos)

- ¿En cuantos frames de página se puede dividir una memoria de 6G si la página es de 4K ?. 6/4 M
- Si un bloque de código ocupa 4098 bytes ¿cuántas páginas utiliza? 2

(4 puntos)

Un proceso que se ejecuta en un sistema con memoria virtual con segmentos paginados.

- ¿Qué atributo determina que este segmento esta paginado y qué información brinda el descriptor de segmento en su campo limite? BIT G / CANTIDAD DE PAGINAS
- Si en solo una de las entradas de una Tabla Directorio de Paginas se cuenta con información valida (o referente a tablas de pagina) ¿a cuántas tablas de página se puede acceder? A UNA
- Para la propuesta anterior ¿A cuantas paginas se podría ser acceder como maximo considerando que el campo puntero (o índice) de tabla de pagina es de 10 bits? 1024 PAGINAS
- Para la propuesta anterior ¿Cuál sería la capacidad máxima de almacenamiento que se puede administrar si las páginas son de 8K? 8 M

2.. Resolver

(2 puntos)

Convierta la siguiente cadena hexadecimal a notación little endian. 87654321

21436587

Si el resultado obtenido se interpreta como el contenido de un vector de interrupción en modo real ¿Que información se almacenara en el CS y que información en el IP cuando se convoque al servicio apuntado?